

Αντώνιος Δαδαλιάρης

dadaliaris@cs.uth.gr

ΕΚΠΑΙΔΕΥΣΗ

2008 – 2012

Διδακτορικό Δίπλωμα, Τμήμα Μηχανικών Η/Υ, Τηλεπικοινωνιών & Δικτύων, Πανεπιστήμιο Θεσσαλίας

Διδακτορική Διατριβή: *“Χωροθέτηση Ολοκληρωμένων Κυκλωμάτων με Παραμέτρους Αξιοπιστίας”*

2005 – 2008

Μεταπτυχιακό Δίπλωμα Ειδίκευσης, Επιστήμης και Τεχνολογίας Υπολογιστών, Τηλεπικοινωνιών & Δικτύων, Τμήμα Μηχανικών Η/Υ, Τηλεπικοινωνιών & Δικτύων, Πανεπιστήμιο Θεσσαλίας

2000 – 2005

Δίπλωμα Μηχανικού Η/Υ, Τηλεπικοινωνιών & Δικτύων, Τμήμα Μηχανικών Η/Υ, Τηλεπικοινωνιών και Δικτύων, Πανεπιστήμιο Θεσσαλίας

Διπλωματική Εργασία: *“Ανάλυση Καθυστέρησης και Κατανάλωσης Ισχύος Εναλλακτικών Διατάξεων Αθροιστών”*

ΕΠΑΓΓΕΛΜΑΤΙΚΗ ΔΡΑΣΤΗΡΙΟΤΗΤΑ

2019 – today

Επίκουρος Καθηγητής, Τμήμα Πληροφορικής & Τηλεπικοινωνιών, Σχολή Θετικών Επιστημών, Πανεπιστήμιο Θεσσαλίας

2014 – 2019

Συμβασιούχος Π.Δ.407/80 - Πανεπιστημιακός Υπότροφος, Τμήμα Πληροφορικής, Σχολή Θετικών Επιστημών, Πανεπιστήμιο Θεσσαλίας

2015 – today

Συμβασιούχος, Διατμηματικό Πρόγραμμα Μεταπτυχιακών Σπουδών, Πληροφορική και Υπολογιστική Βιοϊατρική, Σχολή Θετικών Επιστημών, Πανεπιστήμιο Θεσσαλίας

2014

Ερευνητής/Physical Design Engineer, ISD S.A.

ΔΙΟΙΚΗΤΙΚΗ ΕΜΠΕΙΡΙΑ

2019 – today

Διευθυντής, Εργαστήριο Ηλεκτρονικής και Ψηφιακών Συστημάτων, Πανεπιστήμιο Θεσσαλίας

ΣΥΜΜΕΤΟΧΕΣ ΣΕ ΕΡΓΑ/ΠΡΟΓΡΑΜΜΑΤΑ

2017

“IntelligEnt MoNitoring oF NetwORking ServiCEs (ENFORCE)”
(ΕΠ Horizon 2020 - Πανεπιστήμιο Θεσσαλίας)

2017

“Οικονομικά, Οργάνωση-Διοίκηση και Ηλεκτρονική Διακυβέρνηση στην Εκπαίδευση και Δια Βίου Μάθηση”
(Ελληνικό Ινστιτούτο Οικονομικών της Εκπαίδευσης & Δια Βίου Μάθησης, της Έρευνας και Καινοτομίας - Πανεπιστήμιο Θεσσαλίας)

2015

“NANOTRIM-Εργαλείο Συνεχούς Μεταβολής του Μεγέθους των Τρανζίστορ για την Βελτιστοποίηση Ολοκληρωμένων Κυκλωμάτων Νανοκλίμακας (Continuous Transistor Sizing Toolset for Nanoscale IC Optimization)”
(ΕΚΕΤΑ/ΙΕΤΕΘ - ΕΣΠΑ 2007-2013 - ΔΡΑΣΗ ΣΥΝΕΡΓΑΣΙΑ 2011)

2011

“ΤΣΜΕΔΕ-ΤΜΗΜΑ Η/Υ”
(Πανεπιστήμιο Θεσσαλίας)

2009

Υποτροφία: “iMuse: Virtual Museum over a Sensor Web”
(ΚΕΤΕΑΘ - ΕΣΠΑ 2007-2013 - ΔΡΑΣΗ ΣΥΝΕΡΓΑΣΙΑ 2009)

2009

“ΠΕΝΕΔ 2003: Ταυτόχρονη Βέλτιστη Σχεδίαση των Αγωγών Τροφοδοσίας και Μεγέθους Τρανζίστορ Ολοκληρωμένων Κυκλωμάτων”

(ΓΓΕΤ - Πανεπιστήμιο Θεσσαλίας - ΕΠΑν-Γ' ΚΠΣ 2000-2008)

2007 - 2009

“ΤΣΜΕΔΕ-ΤΜΗΜΑ Η/Υ”

(Πανεπιστήμιο Θεσσαλίας)

2007 - 2008

“NETNET - Ασύρματα Δίκτυα και Υπηρεσίες”

(ΓΓΕΤ - Πανεπιστήμιο Θεσσαλίας)

2007 - 2008

“Ενίσχυση Σπουδών Πληροφορικής στο Τμήμα Μηχανικών Ηλεκτρονικών Υπολογιστών, Τηλεπικοινωνιών & Δικτύων Πανεπιστημίου Θεσσαλίας”

(ΕΠΕΑΕΚ II - ΕΕ - Ελληνικό Δημόσιο - Πανεπιστήμιο Θεσσαλίας)

2007

Υποτροφία: “ΠΕΝΕΔ 2003: Ταυτόχρονη Βέλτιστη Σχεδίαση των Αγωγών Τροφοδοσίας και Μεγέθους Τρανζίστορ Ολοκληρωμένων Κυκλωμάτων”

(ΓΓΕΤ - Πανεπιστήμιο Θεσσαλίας - ΕΠΑν-Γ' ΚΠΣ 2000-2008)

2006

“Ο Προσδιορισμός της Κατανάλωσης Ισχύος Διαρροής στα Σύγχρονα Ψηφιακά Κυκλώματα και η Μείωση αυτής”

(Intel - Πανεπιστήμιο Θεσσαλίας)

ΔΙΔΑΚΤΙΚΗ ΕΜΠΕΙΡΙΑ

Τμήμα Πληροφορικής & Τηλεπικοινωνιών, Πανεπιστήμιο Θεσσαλίας

2016 - σήμερα

Python και Επιστημονικός Υπολογισμός

2016 - 2018

Μικροεπεξεργαστές

2016 - 2018

Εισαγωγή στους Η/Υ

2015 - σήμερα

Τεχνολογίες WWW

2015 - σήμερα

Λογική Σχεδίαση

2014 - 2018

Αλγόριθμοι

2014 - 2019

Οργάνωση Η/Υ

2015 - 2017

Σχεδίαση VLSI

2014 - 2015

Εισαγωγή στον Προγραμματισμό

2015 - σήμερα

Συστήματα CAD (ΔΠΜΣ: ροή Πληροφορικής)

2015 - 2018

Χρήση Τεχνολογιών Πληροφορικής και Επικοινωνιών σε Παιδιά και Εφήβους με Μαθησιακές Δυσκολίες (ΔΠΜΣ: ροή Πληροφορικής)

2015 - σήμερα

Ανάπτυξη Τηλεπικοινωνιακών Συστημάτων σε Υλικό (ΔΠΜΣ: ροή Πληροφορικής)

Τμήμα Φυσικής, Πανεπιστήμιο Θεσσαλίας

2019- σήμερα

Προγραμματισμός Υπολογιστών II (Matlab, Python)

Τμήμα Μηχανικών Η/Υ, Τηλεπικοινωνιών και Δικτύων, Πανεπιστήμιο Θεσσαλίας

2005 - 2010

Ψηφιακή Σχεδίαση με CAD II (Βοηθός Διδασκαλίας)

2005 - 2010

Ψηφιακή Σχεδίαση με CAD II (Εργαστηριακός Βοηθός)

2006 - 2007

Σχεδίαση Συστημάτων VLSI (Εργαστηριακός Βοηθός)

ΕΡΕΥΝΗΤΙΚΑ ΕΝΔΙΑΦΕΡΟΝΤΑ

Η ερευνητική μου δραστηριότητα επικεντρώνεται στην Χωροθέτηση Ολοκληρωμένων Κυκλωμάτων και δευτερευόντως στον ευρύτερο τομέα της Φυσικής Σχεδίασης Ολοκληρωμένων Κυκλωμάτων.

Αναλυτικότερα:

- Αλγόριθμοι Χωροθέτησης Ολοκληρωμένων Κυκλωμάτων
- Οπτικοποίηση και Ανάλυση Χωροθετημένων Κυκλωμάτων
- Εργαλεία CAD
- Κυκλωματικές Διατάξεις Συμπίεσης και Μετάδοσης Video
- Εκπαιδευτικό Λογισμικό

ΔΗΜΟΣΙΕΥΣΕΙΣ

Περιοδικά:

[J05] Oikonomou, P., **Dadaliaris, A.N.**, Kolomvatsos, K., Loukopoulos, T., Kakarountas, A. and Stamoulis, G.I., 2019. Improved Parallel Legalization Schemes for Standard Cell Placement with Obstacles. *Technologies*, 7(1), p.3.

[J04] Zygouris, N.C., Vlachos, F., **Dadaliaris, A.N.**, Oikonomou, P., Stamoulis, G.I., Vavougiou, D., Nerantzaki, E. and Striftou, A., 2017. A Neuropsychological Approach of Developmental Dyscalculia and a Screening Test via a Web Application. *International Journal of Engineering Pedagogy (iJEP)*, 7(4), pp.51-65.

[J03] Koziri, M., Papadopoulos, P.K., Tziritas, N., **Dadaliaris, A.N.**, Loukopoulos, T. and Stamoulis, G.I., 2017. On planning the adoption of new video standards in social media networks: a general framework and its application to HEVC. *Social Network Analysis and Mining*, 7(1), p.32.

[J02] **Dadaliaris, A.N.**, Oikonomou, P., Koziri, M.G., Nerantzaki, E., Loukopoulos, T. and Stamoulis, G.I., 2017. A Connectivity-Based Legalization Scheme for Standard Cell Placement. *Circuits and Systems*, 8(08), p.191.

[J01] **Dadaliaris, A.N.**, Oikonomou, P., Koziri, M.G., Nerantzaki, E., Hatzaras, Y., Garyfallou, D., Loukopoulos, T. and Stamoulis, G.I., 2017. Heuristics to Augment the Performance of Tetris Legalization: Making a Fast but Inferior Method Competitive. *Journal of Low Power Electronics*, 13(2), pp.220-230.

Συνέδρια με Κριτές:

[C21] Zygouris, N.C., Vlachos, F., **Dadaliaris, A.N.**, Karagos, E., Oikonomou, P., Striftou, A., Vavougiou, D. and Stamoulis, G.I., 2018, September. New Tasks for a Dyslexia Screening

Web Application. In *International Conference on Interactive Collaborative Learning* (pp. 263-271). Springer, Cham.

[C20] Kranas, G., Tsalamagkakis, G.C., Oikonomou, P. and **Dadaliaris, A.N.**, 2018, September. PyPUT: Python-based Placement Utilities Toolset. In *2018 South-Eastern European Design Automation, Computer Engineering, Computer Networks and Society Media Conference (SEEDA_CECNSM)* (pp. 1-4). IEEE.

[C19] Oikonomou, P., Koziri, M.G., Tziritas, N., **Dadaliaris, A.N.**, Loukopoulos, T., Stamoulis, G.I. and Khan, S.U., 2018, July. Scheduling Video Transcoding Jobs in the Cloud. In *2018 IEEE International Conference on Internet of Things (iThings) and IEEE Green Computing and Communications (GreenCom) and IEEE Cyber, Physical and Social Computing (CPSCom) and IEEE Smart Data (SmartData)* (pp. 442-449). IEEE.

[C18] Oikonomou, P., **Dadaliaris, A.N.**, Loukopoulos, T., Kakarountas, A. and Stamoulis, G.I., 2018, May. A Tetris-based Legalization Heuristic for Standard Cell Placement with Obstacles. In *Modern Circuits and Systems Technologies (MOCASST)*, 2018.

[C17] Mantos, K., Koungalis, N., Demesiotis, G., Oikonomou, P., **Dadaliaris, A.N.** and Stamoulis, G.I., 2017, September. WEVIAN: A Web-based Placement Visualizer/Analyzer. In *Proceedings of the 21st Pan-Hellenic Conference on Informatics* (p. 16). ACM.

[C16] **Dadaliaris, A.N.**, Oikonomou, P., Koziri, M.G., Hatzaras, Y. and Stamoulis, G.I., 2017, September. SCIZER: A Scalable Placement Visualizer/Analyzer. In *Design Automation, Computer Engineering, Computer Networks and Social Media Conference (SEEDA-CECNSM), 2017 South Eastern European* (pp. 1-4). IEEE.

[C15] Oikonomou, P., Koziri, M.G., **Dadaliaris, A.N.**, Loukopoulos, T. and Stamoulis, G.I., 2017, May. Domocus: Lock Free Parallel Legalization in Standard Cell Placement. In *Modern Circuits and Systems Technologies (MOCASST), 2017 6th International Conference on* (pp. 1-4). IEEE.

[C14] Zygouris, N.C., Stamoulis, G.I., Vlachos, F., Vavougiou, D., **Dadaliaris, A.N.**, Nerantzaki, E., Oikonomou, P. and Striftou, A., 2017, April. Screening for Disorders of Mathematics via a Web Application. In *Global Engineering Education Conference (EDUCON), 2017 IEEE* (pp. 502-507). IEEE.

[C13] Zygouris, N.C., Striftou, A., **Dadaliaris, A.N.**, Stamoulis, G.I., Xenakis, A.C. and Vavougiou, D., 2017, April. The Use of LEGO Mindstorms in Elementary Schools. In *Global Engineering Education Conference (EDUCON), 2017 IEEE* (pp. 514-516). IEEE.

[C12] Koziri, M., Papadopoulos, P.K., Tziritas, N., **Dadaliaris, A.N.**, Loukopoulos, T., Khan, S.U. and Xu, C.Z., 2016, December. Adaptive Tile Parallelization for Fast Video Encoding in HEVC. In *Internet of Things (iThings) and IEEE Green Computing and Communications (GreenCom) and IEEE Cyber, Physical and Social Computing (CPSCom) and IEEE Smart Data (SmartData), 2016 IEEE International Conference on* (pp. 738-743). IEEE.

- [C11] Dadaliaris, A.N.**, Nerantzaki, E., Koziri, M.G., Oikonomou, P., Loukopoulos, T. and Stamoulis, G.I., 2016, November. Performance Evaluation of Tetris-based Legalization Heuristics. In Proceedings of the 20th Pan-Hellenic Conference on Informatics (p. 60). ACM.
- [C10]** Koziri, M., Papadopoulos, P., Tziritas, N., **Dadaliaris, A.N.**, Loukopoulos, T. and Stamoulis, G.I., 2016, October. A Framework for Scheduling the Encoding of Multiple Smart User Videos. In Semantic and Social Media Adaptation and Personalization (SMAP), 2016 11th International Workshop on (pp. 29-34). IEEE.
- [C09] Dadaliaris, A.N.**, Nerantzaki, E., Oikonomou, P., Hatzaras, Y., Troumpoulou, A.O., Arvanitakis, I. and Stamoulis, G.I., 2016, September. Enhanced Tetris Legalization. In Proceedings of the SouthEast European Design Automation, Computer Engineering, Computer Networks and Social Media Conference (pp. 32-35). ACM.
- [C08]** Oikonomou, P., Koziri, M.G., **Dadaliaris, A.N.**, Hatzaras, Y., Nerantzaki, E. and Stamoulis, G.I., 2016, September. Heuristics for Iterative Detailed Standard Cell Placement. In Proceedings of the SouthEast European Design Automation, Computer Engineering, Computer Networks and Social Media Conference (pp. 19-24). ACM.
- [C07]** Koziri, M., Papadopoulos, P., Tziritas, N., **Dadaliaris, A.N.**, Loukopoulos, T. and Khan, S.U., 2016, September. Slice-based Parallelization in HEVC Encoding: Realizing the Potential through Efficient Load Balancing. In Multimedia Signal Processing (MMSp), 2016 IEEE 18th International Workshop on (pp. 1-6). IEEE.
- [C06]** Zygouris, N.C., Vlachos, F., **Dadaliaris, A.N.**, Oikonomou, P., Stamoulis, G.I., Vavougiou, D., Nerantzaki, E. and Striftou, A., 2016, September. The implementation of a web application for screening children with dyslexia. In International Conference on Interactive Collaborative Learning (pp. 415-423). Springer, Cham.
- [C05]** Oikonomou, P., Loukopoulos, T., **Dadaliaris, A.N.**, Koziri, M.G. and Stamoulis, G.I., 2015, October. On Formulating and Tackling Integrated Circuit Placement as a Scheduling Problem. In Proceedings of the 19th Panhellenic Conference on Informatics (pp. 86-91). ACM.
- [C04]** Zygouris, N.C., Vlachos, F., **Dadaliaris, A.N.**, Stamoulis, G.I., Vavougiou, D., Nerantzaki, E. and Striftou, A., 2015, September. Learning Difficulties Screening Web Application. In Interactive Collaborative Learning (ICL), 2015 International Conference on (pp. 650-654). IEEE.
- [C03] Dadaliaris, A.N.**, Dimitriou, G. and Stamoulis, G.I., 2014. VDA-Place: VoltageDrop-Aware Standard Cell Placement. In The International Conference on Computer Science, Computer Engineering, and Social Media (CSCESM2014) (pp. 200-205). The Society of Digital Information and Wireless Communication.
- [C02]** Ioannidis, S.K., Ntioudis, D., Antoniadis, C., **Dadaliaris, A.N.**, Tsompanopoulou, P., Evmorfopoulos, N.E. and Stamoulis, G.I., 2014. Optimization of an Integrated Circuit Placement Algorithm in a Parallel Environment. CSCESM2014, pp.179-192.

[C01] Koziri, M.G., **Dadaliaris, A.N.**, Stamoulis, G.I. and Katsavounidis, I.X., 2007, July. A novel low-power motion estimation design for H.264. In Application-specific Systems, Architectures and Processors, 2007. ASAP. IEEE International Conf. on (pp. 247-252). IEEE.